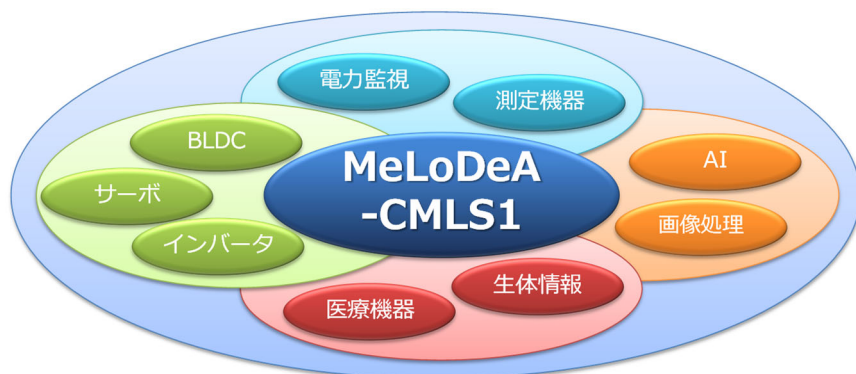


MeLoDeA™-CMLS1

再構成可能論理回路 + 高精度アナログ回路 + 高効率 MPU

■ 概要

MeLoDeA™-CMLS1 は、再構成可能論理回路 MeLoDeA (Memory Logic Device Architect)、高精度 AFE (Analog Front End) および高効率 32 ビット MPU を 1 チップに搭載したシステム LSI です。



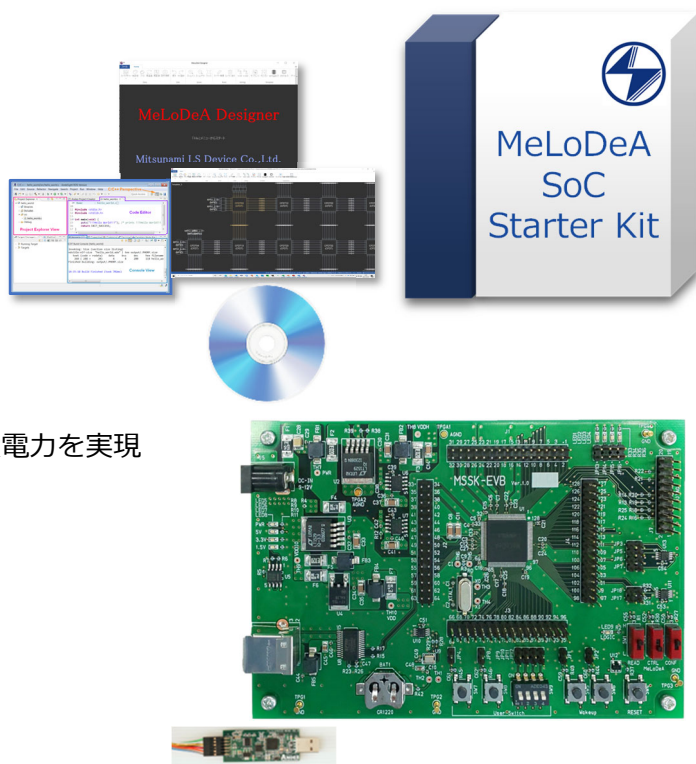
■ アプリケーション

- モータ制御
- 電力監視
- 各種センサアプリケーション

【応用例】

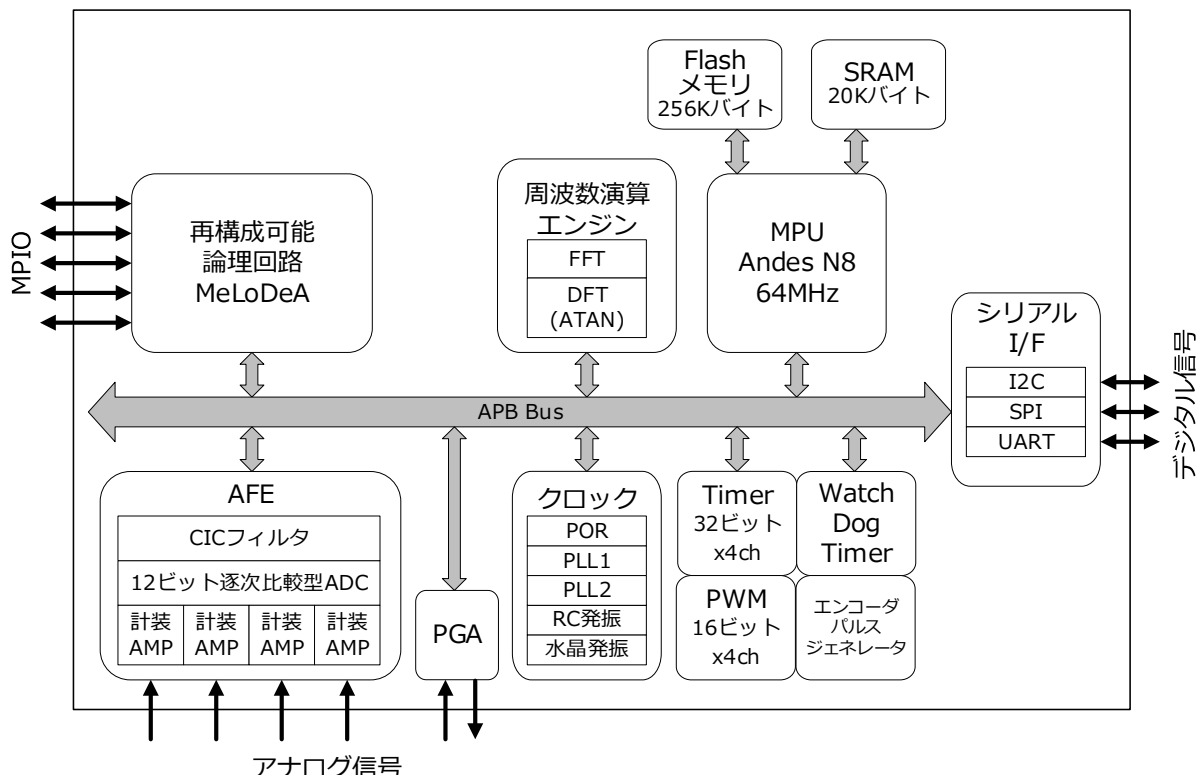
■ 特徴

- 低消費電力設計
- 高精度アナログフロントエンド搭載
- 再構成可能論理回路搭載
最新技術アーキテクチャ MeLoDeA により低消費電力を実現
- 32 ビット MPU 搭載
Andes Technology 社 N8 コア
- 不揮発性メモリ搭載
MPU プログラムおよび
MeLoDeA コンフィギュレーションデータを格納
- その他
MPU 周辺、周波数演算エンジン等
エッジデバイスに必要な機能を搭載



【 MeLoDeA SoC スタータキット 】

■ブロック図



■主な機能

項目	内容
MeLoDeA ブロック	再構成可能論理回路 (最大動作周波数 128 MHz)
32 ビット MPU	Andes Technology 社 AndeCore™ N801 (動作周波数 64 MHz)
Flash メモリ	256 Kバイト (MPU プログラムおよび MeLoDeA コンフィギュレーションデータ)
周波数演算エンジン	FFT (256 ポイント)、DFT (測定周波数範囲 1 Hz~1 kHz)
インタフェース	I2C、SPI、UART
アナログフロントエンド	計装アンプ 4 チャンネル (最大ゲイン : 64 倍)、12 ビット 1 Msps 逐次比較型 ADC
電源	アナログ電源 : 5V、ロジック電源 : 1.5V、IO 電源 : 3.3V
パッケージ	LQFP128 ピン

連絡先 : 株式会社三ツ波
〒141-0031
東京都品川区西五反田 2-30-11
TEL : 03-3492-7780

開発元 : 三ツ波 LS デバイス株式会社

本資料の掲載内容は、予告なしに変更されることがあります。本資料の全部または一部を、当社の承認なく転載または複製することは堅くお断りいたします。本資料は、MeLoDeA 関連製品 (以下、本製品という) の機能や応用例を説明するもので、当社もしくは第三者の特許権、著作権その他の知的財産権等に関して何らの保証を行うものでも、また許諾を行うものでもありません。当社は製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障や誤動作が発生する場合があります。本製品をご使用の場合には、本製品の故障または誤動作が生じた場合でもお客様の機器の安全性に影響を及ぼすことのないよう、お客様の責任において、お客様の機器としての出荷保証を行なってください。